

montre avec une étonnante précision que depuis 1950, le doublement énoncé par l'Américain Jonathan Koomey s'est produit tous les 1,57 ans. Pour maintenir la vitesse de croissance de la puissance de calcul, il faudra évacuer de mieux en mieux une quantité de chaleur émise par des surfaces de plus en plus petites. Résoudre le problème force à envisager la fabrication de puces en 3D qui limitent les distances à parcourir par les courants électriques et donc l'échauffement provoqué par effet Joule. Une autre solution, nous le verrons, est de concevoir des puces réversibles.

Effacer un bit coûte un minimum d'énergie

Savoir s'il existe un minimum à l'énergie nécessaire pour effectuer des calculs est d'un intérêt pratique indubitable. Selon une hypothèse formulée en 1961 par le physicien américain Rolf Landauer [1927-1999], toute opération irréversible de calcul entraîne une dissipation de chaleur dans l'environnement. Calculer oblige à dépenser de l'énergie et produit un échauffement minimal. Ce n'est

guère étonnant et cela est conforme à la pratique. De la limite théorique de Landauer, on déduit que si nous continuons à fabriquer des puces irréversibles, la loi de Koomey cessera définitivement d'être vraie et nous serons bloqués. La validité du principe de Landauer est donc cruciale.

Une étude expérimentale de la dépense d'énergie minimale lors d'une opération de réinitialisation d'un seul bit d'information utilisant des mémoires nanométriques magnétiques a été menée en 2016 par Jeong-min Hong, de l'université de Californie à Berkeley, Brian Lambson, de la société Haynes & Boone à Palo Alto, et Jeffrey Bokor, du laboratoire américain Lawrence Berkeley. Cette technologie de stockage d'information étant aujourd'hui proche de celles couramment utilisées en informatique, les résultats obtenus concernent directement nos ordinateurs. Les chercheurs ont observé que la quantité d'énergie dissipée dans ce processus est conforme à la limite prévue par Landauer.

Partant d'une mémoire magnétique de un bit d'information dans un état 0 ou 1, une séquence d'applications de champs magnétiques remet la mémoire dans l'état 1.

Pour ces opérations, on utilise l'effet magnéto-optique Kerr, qui est un moyen de mémoriser des bits d'information en faisant interagir une intense onde électromagnétique, par exemple lumineuse, avec un matériau ferromagnétique. Après application de l'onde intense, la polarisation d'une onde envoyée sur le matériau et réfléchi est changée, ce qui inscrit une information binaire dans le matériau. Pour mesurer la quantité de chaleur diffusée, les chercheurs n'ont pas utilisé un seul point de stockage, mais un réseau de points identiques. Chaque point avait un diamètre de 0,1 micromètre, et était séparé de ses voisins de 0,4 micromètre. L'expérience, réalisée à diverses températures, a dégagé une quantité de chaleur un peu supérieure, mais proche de celle prévue par le principe de Landauer.

Aujourd'hui, les circuits microélectroniques les plus économes dépensent environ mille fois plus d'énergie que le minimum infranchissable indiqué par le principe de Landauer. Si les progrès continuent de suivre la loi de Koomey, nous y serons donc dans moins de 20 ans (voir la figure ci-dessous).

On s'approche de la barrière de Landauer

Le graphique ci-contre montre l'évolution récente de la consommation électrique pour une opération de calcul irréversible dans les circuits CMOS (Complementary Metal Oxide Semiconductor). L'unité 1 sur l'axe des ordonnées représente la consommation en 2012.

On voit sur le graphique que la courbe décroît linéairement (cela correspond à la loi de Koomey, qui stipule que le nombre d'opérations de calcul par joule dépensé double tous les 18 mois environ). Si cette progression régulière se poursuit, la courbe coupera la ligne horizontale pointillée – la barrière de Rolf Landauer – dans environ 20 ans. Puisque cette limite semble aujourd'hui infranchissable, la progression changera probablement d'allure : la courbe de consommation va se redresser et rester légèrement au-dessus de la ligne pointillée. Les données du graphique proviennent de R. Drechsler et R. Wille, « Reversible circuits : Recent accomplishments and future challenges for an emerging technology », dans H. Rahaman et al. (sous la dir.), *Progress in VLSI Design and Test*, Springer, pp. 383-392, 2012.

